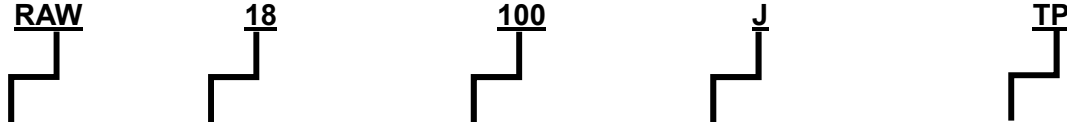


1 適用範圍:

- 1.1 本規範適用於RAW系列無鉛、無鹵素符合RoHS條款的寬電極厚膜晶片電阻器。
- 1.2 本產品適用於汽車電子應用。
- 1.3 符合AEC-Q200，等級0信賴性要求。

2 型別名稱:

(例)



型別	尺寸	電阻值		容差	包裝型式(請參閱 IE-SP-054)
汽車用寬電極厚膜晶片電阻器	05(0508) 06(0612) 18(1218) 20(1020) 25(1225)	5% (3-碼)	EX.10Ω=100 4.7Ω=4R7 JUMPER=000	D=± 0.5% F=± 1% J=± 5%	TP : 4 mm Pitch Carrier Tape 5000 pcs P2 : 4 mm Pitch Carrier Tape 10000 pcs P3 : 4 mm Pitch Carrier Tape 15000 pcs P4 : 4 mm Pitch Carrier Tape 20000 pcs TE : 4 mm Pitch Carrier Tape 4000 pcs.
		0.5% 1% (4-碼)	EX. 10.2Ω=10R2 10KΩ=1002		

3 規格表:

型別	額定功率 70°C	最高額定電壓	最高過負額電壓	T.C.R (ppm/°C) 溫度係數	阻值範圍		JUMPER (0Ω) 額定電流		JUMPER (0Ω) 阻值	
					D(±0.5%)、F(±1%) E-24、E-96	J(±5%) E-24	J (±5%)	F (±1%)	J (±5%)	F (±1%)
RAW05 (0508)	1/3 W	150V	200V	±200	1Ω ≤ R < 10Ω	1Ω ≤ R < 10Ω	2.5A	4.0A	50mΩ MAX.	20mΩ MAX.
				±100	10Ω ≤ R ≤ 1MΩ	10Ω ≤ R ≤ 1MΩ				
RAW06 (0612)	3/4W	200V	400V	±200	1Ω ≤ R < 10Ω	1Ω ≤ R < 10Ω	3A	5A	50mΩ MAX.	20mΩ MAX.
				±100	10Ω ≤ R ≤ 1MΩ	10Ω ≤ R ≤ 1MΩ				
RAW18 (1218)	1W	250V	500V	±200	1Ω ≤ R < 10Ω	1Ω ≤ R < 10Ω	2A	7A	50mΩ MAX.	20mΩ MAX.
				±100	10Ω ≤ R ≤ 1MΩ	10Ω ≤ R ≤ 1MΩ				
RAW20 (1020)	1W	200V	400V	±200	1Ω ≤ R < 10Ω	1Ω ≤ R < 10Ω	2A	7A	50mΩ MAX.	20mΩ MAX.
				±100	10Ω ≤ R ≤ 1MΩ	10Ω ≤ R ≤ 1MΩ				
RAW25 (1225)	2W	200	400	±200	1Ω ≤ R < 10Ω	1Ω ≤ R < 10Ω	2A	8.5A	50mΩ MAX.	20mΩ MAX.
				±100	10Ω ≤ R ≤ 1MΩ	10Ω ≤ R ≤ 1MΩ				
使用溫度範圍				-55°C ~ +155°C						

IE

QA

備註

發行管制章DATA Center.

制訂
王荷花

審查
劉

核准
林啟

會簽
孫松

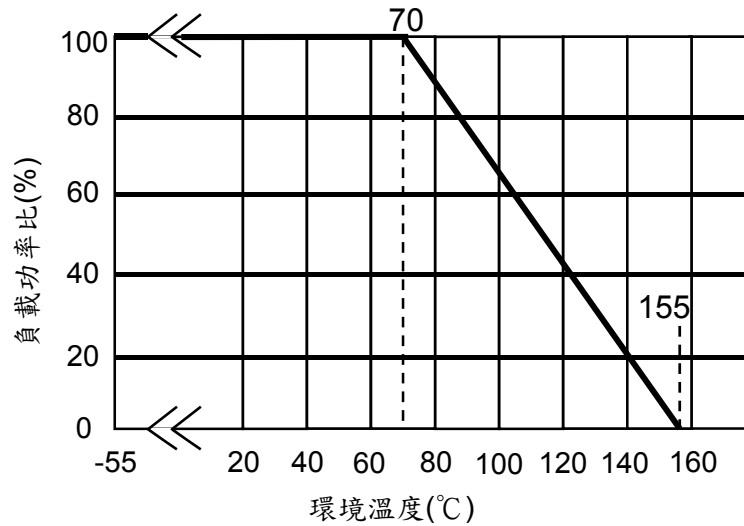
非發行管制文件
自行注意版本更新
非經允許，禁止自行影印文件

Series No. 60

3.1 功率衰減曲線：

使用溫度範圍：-55 ~ 155 °C

周圍溫度若超過70°C至155°C之間，功率可照下圖曲線予以修定之。



3.2 額定電壓：

額定電壓:對於額定功率之直流或交流(商用週率有效值rms.)電壓。

可用下列公式求得，但求得之值若超過規格表內之最高電壓時，則以最高額定電壓為其額定電壓。

$$E = \sqrt{R \times P}$$

E=額定電壓(V)
P=額定功率(W)
R=公稱阻值(Ω)

備

非發行管制文件
自行注意版本更新

發行管制章DATA Center.

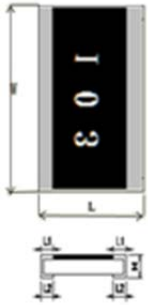
註

非經允許，禁止自行影印文件

Series No. 60

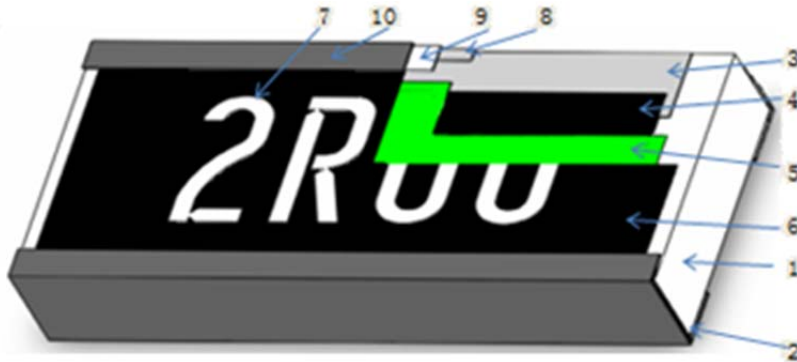
4 尺寸:

Unit:mm



Dimension		L	W	H	L1	L2
Type	Size Code					
RAW05	0508	1.20±0.10	2.00±0.10	0.50±0.10	0.20±0.10	0.20±0.15
RAW06	0612	1.60±0.20	3.20±0.20	0.55±0.10	0.35±0.15	0.25±0.15
RAW18	1218	3.10±0.10	4.60±0.20	0.55±0.10	0.45±0.25	0.40±0.20
RAW20	1020	2.50±0.20	5.00±0.20	0.55±0.10	0.25±0.20	0.90±0.20
RAW25	1225	3.20±0.20	6.40±0.20	0.55±0.10	0.45±0.20	0.75±0.20

5 結構圖:



1	陶瓷基板	Ceramic substrate	6	2nd 保護層	2nd Protective coating
2	背面內部電極	Bottom inner electrode	7	字碼	Marking
3	正面內部電極	Top inner electrode	8	側面內部電極	Terminal inner electrode
4	電阻層	Resistive layer	9	Ni 層電鍍	Ni plating
5	1st 保護層	1st Protective coating	10	Sn 層電鍍	Sn plating

備

非發行管制文件
自行注意版本更新

發行管制章DATA Center.

註

非經允許，禁止自行影印文件

Series No. **60**

6 信賴性試驗項目:

Item 項目	Conditions 條件	Specifications規格	
		Resistors	Jumper
High Temperature Exposure (Storage)	Put the specimens in the chamber with temperature of 155±3°C for 1000 hours. Then take them out to stabilize in room temperature for 24±4hr or more, and measure of its resistance variance rate. Experiment evidence: AEC-Q200	0.5%、1%:ΔR=±1.0% 5%:ΔR=±2.0%	Refer to item 3. general specifications
Temperature Cycling	Put the specimens in the High & low temperature test chamber with temperature varies from -55°C to 125°C for 5 minutes and total 1000 cycles. Take them out to stabilize in room temperature for 24±4hr or more, and measure of its resistance variance rate. Experiment evidence: AEC-Q200	0.5%、1%:ΔR=±1.0% 5%:ΔR=±2.0%	Refer to item 3. general specification
Short Time Overload	RAW05/06/18/20/25 applied 2.5 times rated voltage for 5 seconds ,RAW25 applied 2.5 times rated voltage for 2 seconds, release the load for about 30 minutes, then measure its resistance variance rate. (Rated voltage refer to item 3. general specifications) Refer to JIS-C5201-1 4.13	0.5%、1%:ΔR=±1.0% 5%:ΔR=±2.0%	Refer to item 3. general specification
Biased Humidity	Solder the specimens on the test PCB and put them into the constant temperature humidity chamber with 85±2°C and 85±5%RH. Then apply the test voltage that calculates based on the 10% of rated power for 1000hrs. Then take them out to stabilize in room temperature for 24±4hr or more, and measure of its resistance variance rate. Experiment evidence: AEC-Q200	0.5%、1%:Δ R=±2.0% 5%:ΔR=±3.0%	Refer to item 3. general specification
Operational Life	Solder the specimens on the test PCB and put them in the chamber with temperature of 125±3°C and load the voltage for 1000 hours. Then take them out to stabilize in room temperature for 24±4hr or more, and measure of its resistance variance rate. Note: The input voltage shall refer to the power derating curve (referring to page 2, No.3.2) Experiment evidence: AEC-Q200	0.5%、1%:Δ R=±2.0% 5%:ΔR=±3.0%	Refer to item 3. general specification
Resistance to Soldering Heat	The specimens are fully immersed into the Pb-free solder pot, then take them out to stabilize for 1 hour or more and measure of its resistance variance rate. Temp of solder pot : 260±5°C. Soldering duration : 10±1sec. Experiment evidence AEC-Q200	0.5% , 1%:ΔR=±1.0% 5%:ΔR=±2.0%	Refer to item 3. general specification.

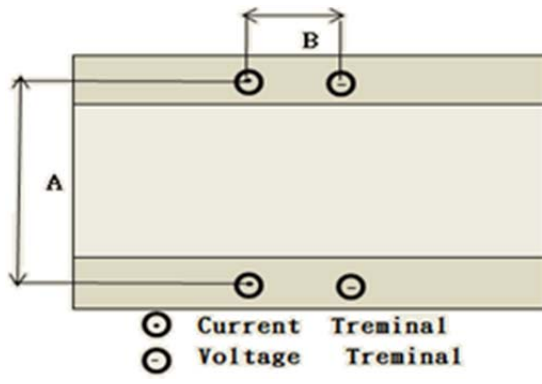
RALEC 旺詮	RAW 系列厚膜晶片電阻器規格標準書 (車用等級)	文件編號	IE-SP-112
		版本日期	2020/11/30
		頁次	5

Item 項目	Conditions 條件	Specifications 規格	
		Resistors	Jumper
ESD	Put the specimens on the test fixture and two (2) discharges (2KVDC) shall be applied to each PUT, one (1) with a positive polarity and one (1) with a negative polarity. Afterwards, the specimens stabilize for 30min or more and measure of its resistance variance rate. The test is performed with direct contact and regular discharge mode. The resistor and capacitor used on the spearhead is 2000Ω and 150pF respectively. Experiment evidence AEC-Q200	ΔR=±3.0%	Refer to item 3. general specification
Solderability	Test method: Test item 1 (solder pot test): Method B Precondition: The specimens are subjected to 155°C dry bake for 4hrs±15min. The specimens are immersed into the flux first, then fully immersed into the solder pot, at a temperature of 235±5°C for 5+0/-0.5 sec. Then rinse with water and observe the soldering coverage under the microscope. Test item 2 (Leaching test): Method D The specimens are immersed into the flux first, then fully immersed into the solder pot, at a temperature of 260±5°C for 30+0/-0.5 sec. Then rinse with water and observe the soldering coverage under the microscope. Experiment evidence AEC-Q200	1. Soldering coverage over 95% 2. At the edge of terminal, the object underneath (e.g. white ceramic) shall not expose.	
Electrical Characterization	$TCR \text{ (ppm / } ^\circ\text{C)} = \frac{(R2 - R1)}{R1 (T2 - T1)} \times 10^6$ R1: Resistance at room temperature (Ω) R2: Resistance at -55°C or +125°C (Ω) T1: Room temperature (°C) T2: Temperature -55°C or +125°C Experiment evidence: AEC-Q200	Refer to item 3. general specifications	NA
Board Flex (Bending Test)	Solder the specimens on the test PCB and put the PCBA onto the Bending Tester. Add force at the central part of PCB, and the duration of the applied forces shall be 60 (+ 5) Sec. Measure of its resistance variance rate in load. Bending depth D:0508、0612=3mm 1218、1020、1225=2mm Experiment evidence: AEC-Q200	0.5%、1%: ΔR=±1.0% 5%: ΔR=±2.0%	Refer to item 3. general specification No mechanical damage, peel-off of side end or chip crack.

備註	非發行管制文件 自行注意版本更新	發行管制章DATA Center.
	非經允許，禁止自行影印文件	Series No. 60

7 阻值測試包裝標準量測位置：

背面電極量測		Unit : mm	
TYPE	DIM	A	B
	RAW05 (0508)		1.05±0.05
RAW06 (0612)		1.35±0.05	1.30±0.05
RAW18 (1218)		2.80±0.05	2.00±0.05
RAW20 (1020)		2.10±0.05	2.40±0.05
RAW25 (1225)		2.90±0.05	3.00±0.05



○ Current Terminal
○ Voltage Terminal

8 鍍層厚度：

8.1 鍍層厚度： $\geq 2\mu\text{m}$

8.2 純錫： $\geq 3\mu\text{m}$

8.3 電鍍純錫為霧錫

9 包裝空料數規定：

9.1 每一Reel空料數未超過該捲總數0.1%及連續2顆(含)以上時，是被允許的。

備

非發行管制文件
自行注意版本更新

發行管制章DATA Center.

註

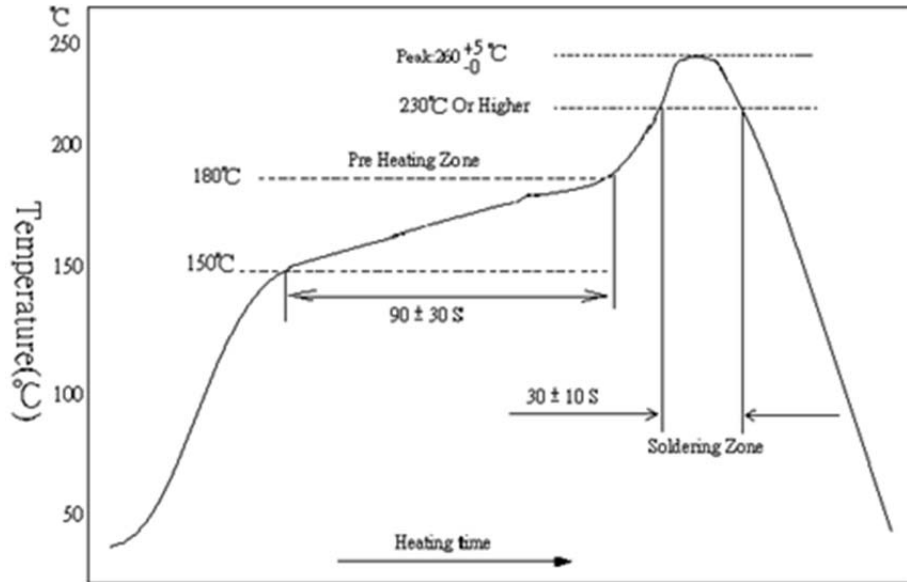
非經允許，禁止自行影印文件

Series No. 60

10 技術應用說明:(此為建議，請客戶使用時依實際應用作調整)

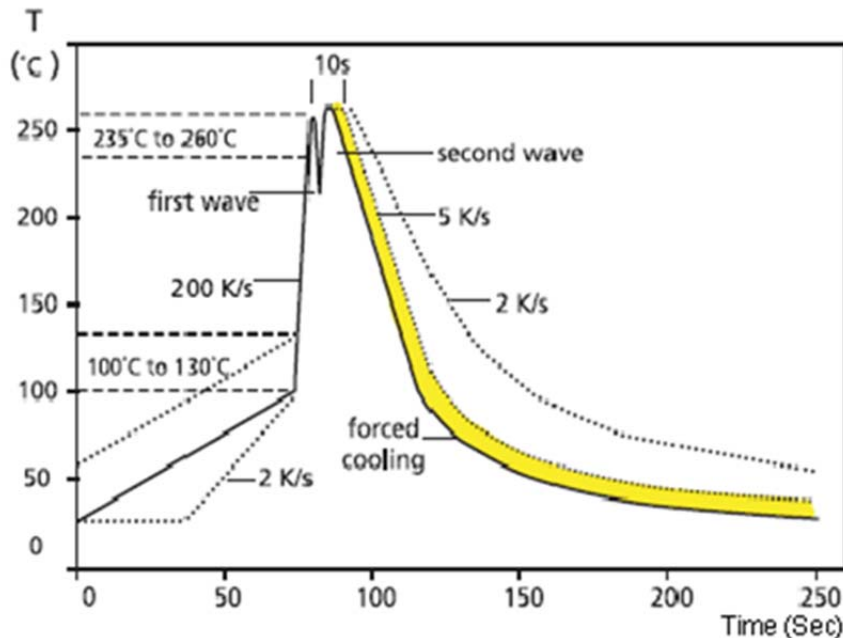
10.1 建議焊錫條件:

10.1.1 Lead Free IR Reflow Soldering Profile



備註:零件最高耐溫 $260 +5/-0$ °C,10秒。

10.1.2 Lead Free Double-Wave Soldering Profile(適用0603以上型別產品)



10.1.3 烙鐵焊錫方法: 350 ± 10 °C 3秒之內。

備

非發行管制文件
自行注意版本更新

發行管制章DATA Center.

註

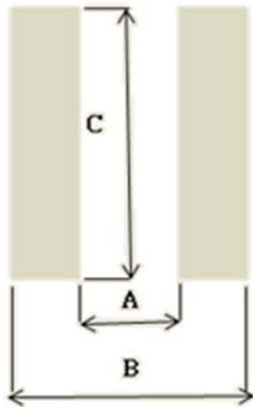
非經允許，禁止自行影印文件

Series No. 60

10.2 建議 Land Pattern Design (For Reflow Soldering) :

當元件被焊接時，焊接後的電阻值根據焊接區域的大小和焊接量的不同而稍有變化。設計電路時，有必要考慮其電阻值降低或增加的影響。

Unit:mm



TYPE \ DIM	A	B	C
RAW05 (0508)	0.6	2.2	2.3
RAW06 (0612)	0.7	2.6	3.5
RAW18 (1218)	1.9	4.1	4.9
RAW20 (1020)	0.5	3.5	5.3
RAW25 (1225)	1.3	4.2	6.4

10.3 汽車電子應用領域:

該產品是屬於汽車電子用途，RALEC將不為任何使用在特殊環境下，使用此規格產品導致之損害、費用或損失負責。本系列產品適用之汽車電子應用領域，包括但不限於如下所示，如有其他應用需與RALEC進行確認是否適用。

- (a) 訊息、娛樂、導航、音頻控制單元
- (b) 舒適門窗、座椅控制單元
- (c) 內部照明控制單元

10.4 使用環境注意事項:

若客戶端有意於特殊環境或狀態下使用本公司產品(包括但不限於如下所示)，則需針對下列或其他運用環境各別承認產品特性及信賴性。

- (a) 運用於高溫高濕之環境。
- (b) 於接觸海風或運用於其他腐蝕性氣體之環境: Cl₂、H₂S、NH₃、SO₂及NO₂。
- (c) 於非驗證過液體中使用，包括水、油、化學品及有機溶劑。
- (d) 使用非驗證過之樹脂或其他塗層材料來封合或塗層本公司產品。
- (e) 於焊錫後之清洗，需使用水溶性清潔劑清洗殘留於產品助焊劑，縱然使用免洗助焊劑仍建議清洗。

備

非 發 行 管 制 文 件
自 行 注 意 版 本 更 新

發行管制章DATA Center.

註

非經允許，禁止自行影印文件

Series No. **60**

RALEC 旺詮	RAW 系列厚膜晶片電阻器規格標準書 (車用等級)	文件編號	IE-SP-112
		版本日期	2020/11/30
		頁次	9

10.5 暫態過載注意事項:

本產品可能對於暫態過載而導致產品之功能喪失，請注意您的製造過程和保存，避免發生高於產品規格之暫態負載施加在產品中。



10.6 作業及處理注意事項:

- (a) 作業時需確保電阻邊緣及保護層免於機械應力破壞。
- (b) 印刷電路板 (PCB) 分開或固定在支撐體上時應小心操作，因為印刷電路板 (PCB) 安裝的彎曲會對電阻器造成機械應力。
- (c) 電阻需於規格中額定功率範圍內使用，尤其當功率超出額定值時，將會負載在電阻上，有可能因溫度上升造成機器損害。
- (d) 若電阻短時間將可能承受大量負載(脈衝波)衝擊時，必須於使用前設置作業環境。
- (e) 使用該產品時請在貴司實裝狀態下評估及確認，充分考慮故障安全設計，確保系統上的安全性。

11 儲存及搬運條件:

- 11.1 在儲存環境 $25\pm 5^{\circ}\text{C}$ 、 $60\pm 15\%$ 之條件下可儲存二年。
- 11.2 存儲時請避開如下惡劣環境，以免影響產品性能及焊錫連接性：海風、 Cl_2 、 H_2S 、 NH_3 、 SO_2 及 NO_2 等腐蝕性氣體的場所，陽光直射、結露場所。
- 11.3 產品搬運、存儲時請保證箱體的正確朝向，嚴禁摔落、擠壓箱體，否則可能造成產品電極或本體受損。

12 電子信息產品標示外箱上以下列標籤進行標示:(外銷中國大陸)

	
電子信息產品污染控制標誌	包裝回收標誌

13 附件:

- 13.1 文件修訂記錄表 (QA-QR-027)

備註	非發行管制文件 自行注意版本更新	發行管制章DATA Center.
	非經允許，禁止自行影印文件	Series No. 60

RALEC 旺詮	RAW 系列厚膜晶片電阻器規格標準書 (車用等級)	文件編號	IE-SP-112
		版本日期	2020/11/30
		頁次	10

法律免責聲明

RALEC 及其經銷商與代理商(以下統稱"RALEC")不因任何產品相關資訊(包括但不限於產品規格、資料、圖片和圖表)中包含的任何錯誤、不正確或不完整，而承擔任何責任。RALEC 可能隨時對產品相關資訊進行更改、修訂或改善，恕不另行通知。

RALEC 對於其產品使用於特殊目的之適用性或其任何產品的持續生產不為任何承諾、保證及/或擔保。在法律准許的最大程度內，RALEC 不承擔任何下述之責任:(i)因應用或使用任何 RALEC 產品而產生之任何及所有責任，(ii)任何及所有責任，包括但不限於因 RALEC 產品所造成或與 RALEC 產品相關的利潤損失或是直接損害、間接損害、特別損害、懲罰性損害、衍生性損害或附帶性損害，及(iii)任何及所有默示保證，包括產品適用於特殊用途、非侵權、及適銷性。

RALEC 將此產品定義為車用電子用途，不適用於任何醫療救生或維生設備，亦不適用於當 RALEC 產品故障時，可能造成人員傷亡之任何應用上。RALEC 所提供的任何及所有的關於產品應用上的技術建議，均為無償提供，RALEC 對於採用該等技術建議及可獲取的結果，不承擔任何義務及責任，採用該等建議之所有風險，概由買方承擔。買方將 RALEC 產品使用於與其他材料或原料結合、或實施於其任何製程中之組合，所產生的所有風險及責任，概由買方承擔，不論 RALEC 對於產品的使用給予任何口頭或書面的技術說明、建議或其他。

此處所提供之資訊僅為說明產品規格，產品未變更時，RALEC 保有修改此內容不另行通知之所有權利，任何產品變更將會以 ECN 公布。

備 註	非 發 行 管 制 文 件 自 行 注 意 版 本 更 新	發行管制章DATA Center.
	非經允許，禁止自行影印文件	Series No. 60